

MEMORIAL DESCRITIVO

Oscar da Costa Gouveia Filho

Memorial descritivo das atividades de ensino, pesquisa, extensão, gestão acadêmica e produção profissional relevante do Prof. Oscar da Costa Gouveia Filho, como requisito para a progressão da classe D – Professor Associado para a classe E – Professor Titular.

Setembro/2018

SUMÁRIO

1. Introdução	3
2. Formação acadêmica/titulação	3
3. Pós Doutorado	3
4. Atuação profissional	4
5. Linhas de Pesquisa	4
6. Atividades de ensino e orientação nos níveis de graduação e mestrado	4
7. Produção intelectual	6
8. Organização de evento	9
9. Participação em bancas de trabalhos de conclusão	9
10. Participação em bancas de comissões julgadoras	12
11. Projetos de pesquisa	13
12. Atividades Administrativas	14
13. Outras atividades de pesquisa	14
14. Resumo Produção	14
15. Considerações finais	15

1. Introdução

Este memorial descritivo tem como finalidade atender à exigência da resolução nº 10/14 do Conselho de Ensino, Pesquisa e Extensão (CEPE) da Universidade Federal do Paraná, para progressão funcional para a classe de professor titular por avaliação, de acordo com a resolução nº 06/15 do CEPE.

O memorial descreve todas atividades desenvolvidas durante minha carreira acadêmica na Universidade Federal do Paraná, desde a aprovação em concurso público, no final de 1985 e consequente contratação em fevereiro de 1986, até o dia de apresentação do mesmo. A ordem de apresentação das atividades aproxima-se da ordem da tabela de pontuação, utilizada para progressão docente.

2. Formação acadêmica/titulação

1994 - 1999

Doutorado em Engenharia Elétrica.

Universidade Federal de Santa Catarina, UFSC, Florianópolis, Brasil

Título: Um Modelo Compacto do Transistor MOS para Simulação de Circuitos, Ano de obtenção: 1999

Orientador: Carlos Galup Montoro

Bolsista do(a): Coordenação de Aperfeiçoamento de Pessoal de Nível Superior

1988 - 1992

Mestrado em Engenharia Elétrica.

Universidade Federal de Santa Catarina, UFSC, Florianópolis, Brasil

Título: Um Programa para o Projeto de Amplificadores Operacionais CMOS, Ano de obtenção: 1992

Orientador: Márcio Cherem Schneider

Bolsista do(a): Coordenação de Aperfeiçoamento de Pessoal de Nível Superior

1978 - 1983

Graduação em Engenharia Elétrica.

Universidade Federal do Paraná, UFPR, Curitiba, Brasil

3. Pós-Doutorado

2015 - 2016

Laboratoire de l'Intégration du Matériau au Système – IMS, Université de Bordeaux, França

Bolsista do(a): Conselho Nacional de Desenvolvimento Científico e Tecnológico - CNPq

2008 - 2009

Cornell University, Department of Electrical and Computer Engineering, Ithaca, Estados Unidos

Bolsista do(a): Fulbright

4. Atuação profissional

Universidade Federal do Paraná - UFPR 1986 - Atual

Vínculo: Servidor público, Enquadramento funcional: Professor associado, Carga horária: 40, Regime: Dedicção exclusiva.

5. Linhas de pesquisa

Modelagem de dispositivos semicondutores;
Projeto de circuitos integrados analógicos e de RF.

6. Atividades de ensino e orientação nos níveis de graduação e mestrado

6.1 Disciplinas de graduação (1986 a 2018)

Eletricidade Básica
Medidas Elétricas
Instrumentação Eletrônica
Circuitos Elétricos
Eletrônica Básica
Circuitos eletrônicos lineares
Microeletrônica
Circuitos de Rádio Frequência
Circuitos eletrônicos não lineares
Projeto de Circuitos Integrados Digitais
Projeto de Circuitos Integrados Analógicos
Dispositivos Eletrônicos

6.2 Disciplinas de pós-graduação (2000 a 2018)

Dispositivos Eletrônicos de alta frequência
Projeto de circuitos integrados de RF
Projetos de Circuitos Integrados Analógicos
Dispositivos Eletrônicos

6.3 Orientação de dissertações de mestrado concluídas

Polyana Camargo de Lacerda. Análise do ruído de fase em osciladores MOS com ênfase no grau de inversão dos transistores. 2016. Dissertação (Programa de Pós-Graduação em Engenharia Elétrica) - Universidade Federal do Paraná.

Elisabete Nakonecvcz Moraes. Implementação de um Modelo do Transistor MOS em VERILOG AMS. 2008. Dissertação (Engenharia Elétrica) - Universidade Federal do Paraná.

Virgínia Helena Varotto Baroncini. Projeto de Amplificadores de Baixo Ruído de RF em tecnologia CMOS Usando um Modelo Baseado em Corrente.. 2004. Dissertação (Engenharia Elétrica) - Universidade Federal do Paraná.

Romão Kowaltschuk. Projeto de Indutores Espirais Integrados por Seleção em Banco de Dados Gerado por simulação Eletromagnética e Redes Neurais. 2003. Dissertação (Engenharia Elétrica) - Universidade Federal do Paraná.

6.4 Coorientação de dissertações de mestrado concluídas

Rodrigo Amaral Seger. MÉTODO PARA DETECÇÃO DE MOVIMENTOS AUXILIARES DE CLARINETISTAS BASEADO EM VISÃO COMPUTACIONAL. 2012. Dissertação (Engenharia Elétrica) - Universidade Federal do Paraná.

6.5 Orientação de dissertações de mestrado em andamento

Ismael Bezerra. Controle digital para amplificadores reconfiguráveis. Início: 2016. Engenharia Elétrica - Universidade Federal do Paraná.

6.6 Orientação de trabalhos de conclusão de curso de graduação concluídos

Polyana Camargo de Lacerda. PROJETO DE UM OSCILADOR CONTROLADO POR TENSÃO – VCO, 1,2 V, 2,4 GHz, TOPOLOGIA TANQUE LC, COM PAR CRUZADO DIFERENCIAL. 2013. Curso (Engenharia Elétrica) - Universidade Federal do Paraná.

Rafael Scudelari de Macedo. Caracterização de estruturas MIS baseadas em Germânio com HfO₂ como isolante da porta. 2010. Curso (Engenharia Elétrica) - Universidade Federal do Paraná.

Leandro Hoffmann Nogueira. Projeto de um Circuito Analógico Programável Integrado Usando Tecnologia CMOS. 2005. Curso (Engenharia Elétrica) - Universidade Federal do Paraná.

6.6 Orientação de trabalho de conclusão de curso de graduação em andamento

Karine Midori Nacano. Projeto de um conversor A/D e de um gerador de pulsos em Tecnologia CMOS. 2018. Curso (Engenharia Elétrica) - Universidade Federal do Paraná.

6.7 Orientações de iniciação científica concluídas

Felipe Ribeiro Vieira. AMPLIFICADOR OPERACIONAL CMOS COM GANHO VARIÁVEL. 2016. Iniciação científica (Engenharia Elétrica) - Universidade Federal do Paraná.

Guilherme Galinari Santoro. Implementação de modelo de MOSFET em Verilog - A. 2014. Iniciação científica (Engenharia Elétrica) - Universidade Federal do Paraná.

Rafael Olszewski. Um modelo de VCO em Verilog-A incluindo ruído de fase. 2014. Iniciação científica (Engenharia Elétrica) - Universidade Federal do Paraná.

Jonathan Morris Samara. Projeto de um Oscilador Colpitts em tecnologia CMOS. 2013. Iniciação científica (Engenharia Elétrica) - Universidade Federal do Paraná.

Polyana Camargo de Lacerda. Projeto e Modelagem de um Oscilador Controlado por Tensão – VCO, 2.4 GHz, 1.2 V, Topologia Tanque LC com Par Cruzado Diferencial. 2013. Iniciação científica (Engenharia Elétrica) - Universidade Federal do Paraná.

Douglas Alencar Rosa da Luz. Extração de parâmetros do modelo ACM do MOSFET. 2009. Iniciação científica (Engenharia Elétrica) - Universidade Federal do Paraná.

Mariana Teixeira Pinto Neumann. Implementação e teste de modelos em Verilog-AMS. 2007. Iniciação científica (Engenharia Elétrica) - Universidade Federal do Paraná.

Leandro Hofmann. Circuitos Integrados de Rádio Frequência. 2005. Iniciação científica (Engenharia Elétrica) - Universidade Federal do Paraná.

Thiago Rachadel. Circuitos Integrados Analógicos. 2004. Iniciação científica (Engenharia Elétrica) - Universidade Federal do Paraná.

Everton Gomes. Projeto de Circuitos Integrados de RF. 2004. Iniciação científica (Engenharia Elétrica) - Universidade Federal do Paraná.

6.8 Orientações de iniciação científica em andamento

ESTEVAN CHIA HUNG TU. Projeto de um amplificador duplo Diferencial Integrado em Tecnologia CMOS. 2018. Iniciação científica (Engenharia Elétrica) - Universidade Federal do Paraná.

Eduardo Uyeda Grossi. Projeto de um gerador de pulsos para rádio UWB. 2018. Iniciação científica (Engenharia Elétrica) - Universidade Federal do Paraná.

7. Produção intelectual

7.1 Artigos completos publicados em periódicos

MUKADAM, MUSTANSIR Y.; **GOUVEIA-FILHO, OSCAR C.**; KRAMER, NICHOLAS; ZHANG, XUAN; APSEL, ALYSSA B. Low-Power, Minimally Invasive Process Compensation Technique for Sub-Micron CMOS Amplifiers. IEEE Transactions on Very Large Scale Integration (VLSI) Systems. , v.22, p.1 - 12, 2014.

7.2 Trabalhos publicados em anais de eventos (completo)

SILVA, R. G.; FERREIRA, A.; LEITE, B.; **GOUVEIA-FILHO, O.C.**; MARIANO, A. A. Electric model extraction and analysis for on-chip CMOS inductors In: Workshop on circuits and System Design, 2018, Bento Gonçalves. Workshop on circuits and System Design. 2018.

LACERDA, P. C.; **GOUVEIA-FILHO, O.C.** Analysis of Phase Noise in MOS Enhanced Swing Colpitts Oscillator Operating in Moderate Inversion In:SIM 2017 – 32nd South Symposium on Microelectronics, 2017, Rio Grande. Proceedings of SIM 2017 – 32nd South Symposium on Microelectronics. Porto Alegre: Brazilian Computer Society (SBC), 2017. v.1. p.37 – 40.

SILVA, R. G.; LEITE, B.; **GOUVEIA-FILHO, O.C.**; MARIANO, A. A. Design and Simulation of Integrated Inductors in CMOS Technology for Radiofrequency Circuits In: SIM 2017 – 32nd South Symposium on Microelectronics, 2017, Rio Grande. Proceedings of SIM 2017 – 32nd South Symposium on Microelectronics. Porto Alegre: Brazilian Computer Society (SBC), 2017. v.1. p.5 –

LACERDA, P. C.; PERBICHE, J. P.; **Gouveia-Filho, Oscar C.**; MARIANO, A. A. Design of an 1.2V, 2.4GHz, LC-Tank Voltage-Controlled Oscillator In: XIV Microelectronics Student Forum (SForum 2014), 2014, Aracaju. Proceedings of XIV Microelectronics Student Forum (SForum 2014). 2014.

YASSUDA, F. I.; CAVALHEIRO, R. A. S.; LUIZ, F. J. L.; MARIANO, A. A.; **Gouveia-Filho, O. C.**; LIMA, E. G. FPGA Implementation of a Fix-Point Digital Baseband Pre-Distorter for the Linearization of Wireless Transmitters In: 13th Microelectronics Student's Forum, 2013, Curitiba. Proceedings of the 13th Microelectronics Student's Forum. 2013. v.1.

MUKADAM, MUSTANSIR YUNUS; **Gouveia-Filho, O. C.**; ZHANG, XUAN; APSEL, ALYSSA B. Process variation compensation of a 4.6 GHz LNA in 65nm CMOS In: 2010 IEEE International Symposium on Circuits and Systems ISCAS 2010, Paris. Proceedings of 2010 IEEE International Symposium on Circuits and Systems. IEEE, 2010. v.1. p.2490 – 2.

NEUMANN, M. T. P.; Silva, P. F. G.; **GOUVEIA-FILHO, O. C.** A Current Mirror Model in Verilog-AMS In: 1st Symposium AUGM on Microelectronics, 2007, Porto Alegre. Proceedings of the 1st Symposium AUGM of Microelectronics. Porto Alegre: SBC, 2007. v.1. p.39 – 42.

BARONCINI, Virginia Helena Varotto; **GOUVEIA-FILHO, O. C.** Design of RF CMOS Low Noise Amplifiers Using a Current Based MOSFET Model In: 17th Symposium on Integrated Circuits and Systems Design, 2004, Porto de Galinhas. Proceedings of 17th Symposium on Integrated Circuits and Systems Design. New York: ACM press, 2004. v.1. p.82 - 87

KOWALTSCHUK, R.; ARTUZI, W.A.; **GOUVEIA-FILHO, O.C.** Design of integrated inductors through selection from a database created using electromagnetic simulation and neural networks In: 2003 SBMO/IEEE MTT-S International Microwave and Optoelectronics Conference IMOC 2003, Foz do Iguaçu. Proceedings of the 2003 SBMO/IEEE MTT-S International Microwave and Optoelectronics Conference - IMOC 2003. (Cat. No.03TH8678). IEEE, 2003. v.1. p.425 – 432.

MONTORO, Carlos Galup; SCHNEIDER, Márcio Cherem; CUNHA, Ana Isabela Araújo; **GOUVEIA-FILHO, O. C.** Theory, Development and Applications of the Advanced Compact MOSFET (ACM) Model In: 6th International Conference on Modeling and Simulation of Microsystems, 2003, San Francisco. 2003 Nanotechnology Conference and Trade - Nanotech 2003. Cambridge: Nano Science and Technology Institute, 2003. v.2. p.254 – 257.

GOUVEIA-FILHO, O.C.; CUNHA, A.I.A.; SCHNEIDER, M.C.; GALUP-MONTORO, Advanced compact model for short-channel MOS transistors In: IEEE 2000 Custom Integrated Circuits Conference, Orlando. Proceedings of the IEEE 2000 Custom Integrated Circuits Conference (Cat. No.00CH37044). IEEE, 2000. v.1. p.209 - 212

GOUVEIA-FILHO, O. C.; SCHNEIDER, Márcio Cherem; MONTORO, Carlos Galup
Advanced compact model for the charges and capacitances of short-channel MOS transistors In: XII Symposium on Integrated Circuits and Systems Design - SBCCI 99, 1999, Natal. SBCCI 99 - XII Symposium on Integrated Circuits and Systems Design. Los Alamitos: IEEE - Computer Society, 1999. v.1. p.18 – 21.

GOUVEIA-FILHO, O. C.; CUNHA, A.I.A.; SCHNEIDER, M.C.; GALUP-MONTORO, C. A compact charge-based MOSFET model for circuit simulation In: 1998 IEEE International Conference on Electronics, Circuits and Systems. Surfing the Waves of Science and Technology, Lisboa. 1998 IEEE International Conference on Electronics, Circuits and Systems. Surfing the Waves of Science and Technology (Cat. No.98EX196). IEEE, 1998. v.1. p.491 – 494.

SCHNEIDER, M.C.; GALUP-MONTERO, C.; **GOUVEIA-FILHO, O. C.;** CUNHA, A.I.A. A single-piece charge-based model for the output conductance of MOS transistors In: 1998 IEEE International Conference on Electronics, Circuits and Systems. Surfing the Waves of Science and Technology, Lisboa. 1998 IEEE International Conference on Electronics, Circuits and Systems. Surfing the Waves of Science and Technology (Cat. No.98EX196). IEEE, 1998. v.1. p.545 – 548 15.

GOUVEIA FILHO, O. C.; CUNHA, Ana Isabela Araújo; SCHNEIDER, Márcio Cherem; MONTORO, Carlos Galup The ACM MOSFET model: a charge-based compact model for circuit simulation In: XIII International Conference on Microelectronics and Packaging, 1998, Curitiba. XIII International Conference on Microelectronics and Packaging. São Paulo: Sociedade Brasileira de Microeletrônica, 1998. v.2. p.423 – 432.

CUNHA, A.I.A.; **GOUVEIA-FILHO, O.C.;** SCHNEIDER, M.C.; GALUP-MONTORO, C. A current-based model for the MOS transistor In: 1997 IEEE International Symposium on Circuits and Systems. Circuits and Systems in the Information Age ISCAS '97, Hong Kong. Proceedings of 1997 IEEE International Symposium on Circuits and Systems. Circuits and Systems in the Information Age ISCAS '97. IEEE, 1997. v.3. p.1608 – 1611.

GOUVEIA-FILHO, O. C.; CUNHA, Ana Isabela Araújo; SCHNEIDER, Márcio Cherem; MONTORO, Carlos Galup A compact MOSFET model for circuit simulation In: X Brazilian Symposium on Integrated Circuit Design, 1997, Gramado. SBCCI 97 - X Brazilian Symposium on Integrated Circuit Design. Porto Alegre: Universidade Federal do Rio Grande do Sul, 1997. v.1. p.223 – 232.

SCHNEIDER, M. C.; **GOUVEIA-FILHO, O. C.** Um Sistema para Projeto de Amplificadores Operacionais CMOS In: V Congresso da Sociedade Brasileira de Microeletrônica, 1990, Campinas. V Congresso da Sociedade Brasileira de Microeletrônica. São Paulo: Sociedade Brasileira de Microeletrônica, 1990. v.1.

7.3 Trabalhos publicados em anais de eventos (resumo expandido)

MELEK, L. A. P.; PINTO, R. L. O.; ALVARES, M.; **GOUVEIA-FILHO, O.C.;** SCHNEIDER, M. C.; GALUP-MONTORO, C. Consistent parameter extraction using different MOSFET models In: 5th International MOS-AK/GSA Workshop, 2012, San Francisco. 5th International MOS-AK/GSA Workshop website. 2012.

7.4 Demais produções bibliográficas

GOUVEIA FILHO, O. C.; CUNHA, Ana Isabela Araújo; SCHNEIDER, Márcio Cherem; MONTORO, Carlos Galup. The ACM model for circuit simulation and equations for Smash. Relatório Técnico. 1997.

8. Organização de evento

Gouveia-Filho, Oscar C. CHIP IN CURITIBA, 2013. (Congresso, Organização de evento).

9. Participação em bancas de trabalhos de conclusão

Mestrado

LIMA, E. G.; LOLIS, L. H.; **Gouveia-Filho, Oscar C.;** VIEIRA, L. C. Participação em banca de LUIS SCHUARTZ. "LINEARIZAÇÃO DE AMPLIFICADORES DE POTÊNCIA COM CONTROLE DE GANHO DISCRETO" de, 2018 (Engenharia Elétrica) Universidade Federal do Paraná.

SCHNEIDER, M. C.; **Gouveia-Filho, Oscar C.;** ARDILA, J. C. Participação em banca de Rafael Sanchotene Silva. Projeto, fabricação e medição de um chip dedicado à caacterização da tecnologia CMOS 130nm, 2018 (Engenharia Elétrica) Universidade Federal de Santa Catarina.

MARIANO, A. A.; BONFIM, Márlío; **Gouveia-Filho, Oscar C.;** MORITZ, G. L. Participação em banca de JOÃO PAULO CAMELO CUNHA,. AMOSTRADOR CMOS PARA RECEPTOR DE RADIO-FREQUÊNCIA BASEADO EM SUBAMOSTRAGEM COM DUPLA QUADRATURA, 2017 (Engenharia Elétrica) Universidade Federal do Paraná.

LEITE, B.; **Gouveia-Filho, Oscar C.;** MARIANO, A. A.; ARTUZI JR, Wilson Arnaldo; PICHORIM, S. F. Participação em banca de RODRIGO GODINHO SILVA,. Simulação e projeto de indutores integrados em tecnologia CMOS para circuitos de radiofrequência, 2017 (Engenharia Elétrica) Universidade Federal do Paraná

MARIANO, A. A.; LEITE, B.; LIMA, E. G.; MACHADO, M. B.; **Gouveia-Filho, Oscar C.** Participação em banca de ALISON LUIS LANDO,. Circuitos Integrados com Ultra Baixo Consumo de Potência para Aplicações em Captação de Energia, 2016 (Engenharia Elétrica) Universidade Federal do Paraná.

Gouveia-Filho, Oscar C.; ARTUZI JR, Wilson Arnaldo; BONFIM, Márlío; Bricout, Christophe L. C. Participação em banca de Elisabete Nokonekzny Moraes. Implementação de um Modelo de Transistor MOS em VERILOG - AMS, 2008 (Engenharia Elétrica) Universidade Federal do Paraná.

ARTUZI JR, Wilson Arnaldo; **Gouveia-Filho, Oscar C.;** RIBEIRO, Eduardo Parente; Lamar, Marcus Vinicius Participação em banca de Ismael Chiamenti. Inclusão de Quadripolos Concentrados em Simulação Eletromagnética por Elementos Finitos no Domínio do Tempo, 2008 (Engenharia Elétrica) Universidade Federal do Paraná.

Gouveia-Filho, Oscar C.; ARTUZI JR, Wilson Arnaldo; BONFIM, Márlcio; MESQUITA, Renato Cardoso Participação em banca de Walkelly Schimidke. Tratamento de Singularidades em Estruturas Condutoras para o Método FETD, 2006 (Engenharia Elétrica) Universidade Federal do Paraná.

Gouveia-Filho, Oscar C.; ARTUZI JUNIOR, Wilson Arnaldo; LOURENÇO, Elizete Maria; RAIZER, Adroaldo. Participação em banca de Sinésio Júlio Barberini. Análise Eletrodinâmica em Estruturas de Aterramento Usando o Método FDTD, 2005 (Engenharia Elétrica) Universidade Federal do Paraná.

Gouveia-Filho, Oscar C.; RIBEIRO, Eduardo Parente; ARTUZI JUNIOR, Wilson Arnaldo; SZCZUPAK, Jacques. Participação em banca de Gérson Eduardo Mog. Métodos de Cálculo de Parâmetros de Forma de Onda da Energia Elétrica Ciclo a Ciclo, 2005 (Engenharia Elétrica) Universidade Federal do Paraná.

Gouveia-Filho, Oscar C.; CUNHA, Ana Isabela Araújo; OLIVEIRA, Amauri; FERREIRA, Niraldo Roberto. Participação em banca de Edson Pinto Santana. Uma Metodologia para Projeto de Amplificadores Operacionais de Transcondutância em Tecnologia CMOS Auxiliado por Computador, 2005 (Engenharia Elétrica) Universidade Federal da Bahia.

Gouveia-Filho, Oscar C.; MONTORO, Carlos Galup; SCHNEIDER, Márcio Cherem; SAEZ, Richard Lara. Participação em banca de Luiz Alberto Pasini Melek. Operação de Circuitos Lógicos CMOS de Ultra-Baixo Consumo, 2004 (Engenharia Elétrica) Universidade Federal de Santa Catarina.

Gouveia-Filho, Oscar C.; SCHNEIDER, Márcio Cherem; BONFIM, Márlcio; ARTUZI JR, Wilson Arnaldo. Participação em banca de Virgínia Helena Varotto Baroncini. Projeto de Amplificadores de Baixo Ruído de RF em Tecnologia CMOS Usando um Modelo Baseado em Corrente, 2004 (Engenharia Elétrica) Universidade Federal do Paraná.

Gouveia-Filho, Oscar C.; SCHNEIDER, Márcio Cherem; MONTORO, Carlos Galup; ROCHA, Carlos Aurélio Faria da. Participação em banca de Briam Cavalca Bork. Efeitos da Saturação de Velocidade em Aplicações de alta frequência do MOSFET, 2003 (Engenharia Elétrica) Universidade Federal de Santa Catarina.

Gouveia-Filho, Oscar C.; ARTUZI JR, Wilson Arnaldo; BONFIM, Márlcio; PEDRONI, Volnei Antônio. Participação em banca de Romão Kowaltschuk. Projeto de Indutores Espirais Integrados por Seleção em Banco de Dados Gerado por Simulação Eletromagnética e Redes Neurais, 2003 (Engenharia Elétrica) Universidade Federal do Paraná.

Gouveia-Filho, Oscar C.; MONTORO, Carlos Galup; SCHNEIDER, Márcio Cherem; MORAIS, Raimes. Participação em banca de Patrícia Giacomelli. Uma Ferramenta Gráfica para o Projeto de Transistores Analógicos MOS, 2003 (Engenharia Elétrica) Universidade Federal de Santa Catarina.

Gouveia-Filho, Oscar C.; ARTUZI JUNIOR, Wilson Arnaldo; CARPES JUNIOR, W. P. Participação em banca de Mateus Teruyuki Nakahata. Estudo da Precisão do Método ADI-FDTD na Simulação da Propagação de Ondas Guiadas, 2002 (Engenharia Elétrica) Universidade Federal do Paraná.

Gouveia-Filho, Oscar C.; SANTOS FILHO, H. T.; LOURENÇO, Elizete Maria; ZAMBENEDETTI, V. C. Participação em banca de Cristian Pavão Moreira. Estudo de Indutâncias ativas para aplicação em filtragem seletiva nas bandas L (1-2 GHz) e S (2-3 GHz), 2002 (Engenharia Elétrica) Universidade Federal do Paraná.

Doutorado

Gouveia-Filho, Oscar C.; PEDRONI, Volnei Antônio; QUEIROZ, A. C. M.; PRODANOV, W.; GUNTZEL, J. L.; LETTNIN, D. Participação em banca de Luiz Alberto Pasini Melek. Analysis and Design of a Subthreshold Schmitt Trigger Circuit, 2017 (Engenharia Elétrica) Universidade Federal de Santa Catarina.

PEDRONI, V. A.; GÜNTZEL, Jose Luis; **Gouveia-Filho, Oscar C.;** RENAUX, D. P. B.; LIMA, C. R. E. Participação em banca de Ricardo Pereira Jasinski. Effective Design with VHDL: Principles and Best Practice. 2014. Tese (Doutorado em Engenharia Elétrica e Informática Industrial) - Universidade Tecnológica Federal do Paraná.

PEDRONI, V. A.; Carlos Galup Montoro; **Gouveia-Filho, Oscar C.;** Walter Godoy Jr.; Carlos Erig. Participação em banca de Sibilla Batista da Luz França. Desenvolvimento e implementação de chips dedicados para um novo decodificador de códigos corretores de erros baseado em conjuntos de informação. 2013. Tese (Doutorado em Cpgei) - Universidade Tecnológica Federal do Paraná.

SCHNEIDER, Márcio Cherem; SUZUKI, D. O. H.; Bampi, Sergio; GÜNTZEL, J. L. A.; **Gouveia-Filho, Oscar C.;** SOARES JUNIOR, J. N.. Participação em banca de Adilson Jair Cardoso. Modelagem e Projeto de Conversores AC/DC de Ultrabaixa Tensão de Operação. 2012. Tese (Doutorado em Programa de Pós-graduação em Engenharia Elétrica) - Universidade Federal de Santa Catarina.

Curso de aperfeiçoamento/especialização

GOUVEIA FILHO, O. C.; DESCARDECI, J. R. Participação em banca de Sidley da Veiga. Antenas para estações rádio-base: descritivo de tipos utilizados no mercado, 2002 (Telecomunicações) Universidade Federal do Paraná.

GOUVEIA FILHO, O. C.; RIBEIRO, Eduardo Parente Participação em banca de Nilo Kataoka. Sistemas de Telefonia Móvel de Terceira Geração, 2001 (Especialização em Telecomunicações) Universidade Federal do Paraná.

GOUVEIA FILHO, O. C.; PEDROSO SOBRINHO, W. Participação em banca de Fernando Losada. Tecnologia de Acesso ao Cliente Dentro da Legislação Brasileira, 2001 (Especialização em Telecomunicações) Universidade Federal do Paraná.

GOUVEIA FILHO, O. C.; RIBEIRO, Eduardo Parente Participação em banca de Angela Yamamoto. Compressão de áudio MPEG, 2000 (Especialização em Telecomunicações) Universidade Federal do Paraná.

GOUVEIA FILHO, O. C.; RIBEIRO, Eduardo Parente; ARTUZI JUNIOR, Wilson Arnaldo Participação em banca de Klaus Kurten. Rede Digital de Serviços Integrados - Linha de Assinante, 2000 (Especialização em Telecomunicações) Universidade Federal do Paraná.

GOUVEIA FILHO, O. C.; PEDROSO SOBRINHO, W. Participação em banca de Ana Cristina de Carvalho. Simulação de Call Centers, 2000 (Especialização em Telecomunicações) Universidade Federal do Paraná.

GOUVEIA FILHO, O. C.; RIBEIRO, Eduardo Parente; ARTUZI JUNIOR, Wilson Arnaldo Participação em banca de Detlev Edward Friedrich Kollé. Tecnologia CDMA, 2000 (Especialização em Telecomunicações) Universidade Federal do Paraná.

Graduação

Gouveia-Filho, Oscar C.; FERNANDEZ, E. M. G. Participação em banca de Alessandro Albini Pereira. Adequação de estabelecimentos ambientais de saúde visando adequação da NBR-13534, atendendo a NBR 5419 e 5410, 2017 (Engenharia Elétrica) Universidade Federal do Paraná.

Gouveia-Filho, Oscar C.; RONQUE, G. L. F. Participação em banca de Leandro Clemente Hiraku Kaku de Oliveira. Adequação de estabelecimentos ambientais de saúde visando adequação da NBR-13534, atendendo a NBR 5419 e 5410, 2017 (Engenharia Elétrica) Universidade Federal do Paraná.

Gouveia-Filho, Oscar C. Participação em banca de João Paulo Perbiche. Combinadores de Potência Integrados em Tecnologia 130nm, 2017 (Engenharia Elétrica) Universidade Federal do Paraná.

Gouveia-Filho, Oscar C.; PELLEENZ, M. E. Participação em banca de Augusto Luiz Bez Moro. Dispositivo para monitoramento remoto de equipamentos domésticos monofásicos, 2017 (Engenharia Elétrica) Universidade Federal do Paraná.

Gouveia-Filho, Oscar C. Participação em banca de Raphael Christian Marins Pereira. Modelagem de Hardware Reconfigurável de Controle Digital Aplicado a Conversores tipo Boost, 2017 (Engenharia Elétrica) Universidade Federal do Paraná.

10. Participação em bancas de comissões julgadoras

Concurso público

Professor Adjunto, 2017 Universidade Federal de Santa Maria.

Professor Adjunto, 2017 Universidade Federal do Paraná.

Concurso Público para Professor Adjunto na área de eletrônica digital, 2008 Universidade Tecnológica Federal do Paraná.

Concurso Público para Professor Adjunto na área de Engenharia Elétrica, 2008 Universidade Federal do Paraná.

Concurso público para o provimento de cargo de Professor Assistente, realizado pelo Departamento de Engenharia Elétrica da UFPR, na área de conhecimento de Eletrônica, para a matéria específica de Circuitos Analógicos II., 2000 Universidade Federal do Paraná.

11. Projetos de pesquisa

2017 - Atual Projeto de circuitos integrados para aplicações médicas e IOT

Descrição: Este projeto tem por objetivo a concepção de blocos de circuito integrado de ultra baixo consumo de energia para aquisição e transmissão, sem fio, de sinais de biológicos para aplicações médicas. Devido a similaridade entre os circuitos para aplicação em redes de sensores biológicos e os circuitos utilizados nas aplicações de internet das coisas (IOT), também é objetivo deste projeto a extensão dos circuitos para essa aplicação. São exemplos de sinais biológicos, aos quais se aplica este projeto: sinais de Eletrocardiograma (ECG), eletromiograma (EMG), Eletroencefalograma (EEG) e pressão arterial, entre outros.

Situação: Em andamento Natureza: Projetos de pesquisa

Alunos envolvidos: Graduação (3); Mestrado acadêmico (1); Doutorado (1);

Integrantes: **Oscar da Costa Gouveia Filho (Responsável)**; André Augusto Mariano; Eduardo Gonçalves Lima; Polyana Camargo de Lacerda; Bernardo Leite; Luis Henrique Lolis; Sibilla Batista da Luz França; Karine Midori Nacano; Estevan Chia Hung Tu; Eduardo Uyeda Grossi.

2006 - 2014 MODELAGEM DE TRANSISTORES E DE CIRCUITOS ANALÓGICOS CMOS USANDO VERILOG-AMS

Descrição: Este projeto tem dois objetivos básicos: a) implementar um modelo compacto do transistor MOS para simulação de circuitos e b) implementar macro-modelos de circuitos integrados analógicos CMOS usando, em ambos os casos, a linguagem de descrição de hardware (HDL) Verilog-AMS.

Situação: Concluído Natureza: Projetos de pesquisa

Alunos envolvidos: Graduação (2); Mestrado acadêmico (1);

Integrantes: **Oscar da Costa Gouveia Filho (Responsável)**; Elisabete Nakonecvicz; André Augusto Mariano; Polyana Camargo de Lacerda; Rafael Olszewski; Guilherme Galinari Santoro
Número de produções C,T & A: 2/ Número de orientações: 7.

2006 - 2008 Circuitos Integrados Analógicos Reconfiguráveis

Descrição: A presente proposta tem por objetivo o desenvolvimento de um sistema de hardware analógico reconfigurável (FPAA), a ser implementado em circuito integrado usando tecnologia CMOS. Este desenvolvimento consiste na definição da arquitetura do sistema, ou seja, definição dos blocos analógicos configuráveis (CAB) e do esquema de chaveamento para configuração do sistema; no projeto, simulação, implementação em circuito integrado e teste dos CABs e modelagem dos dispositivos de chaveamento. Os circuitos lógicos de controle e para programação do FPAA serão, inicialmente, externos ao chip FPAA e possivelmente implementados em FPGA. Um software básico para configuração dos circuitos também deverá ser desenvolvido.

Situação: Em andamento Natureza: Projetos de pesquisa

Alunos envolvidos: Mestrado acadêmico (1); Doutorado (1);

Integrantes: Oscar da Costa Gouveia Filho (Responsável); Stefan Klaus Wolter; Valfredo Pilla Junior.

2001 - Atual Projeto de Circuitos Integrados de RF em Tecnologia CMOS

Descrição: O principal objetivo deste projeto é estabelecer procedimentos para o projeto de circuitos integrados de RF em tecnologia CMOS. Para tanto serão abordados os seguintes itens: identificação dos problemas relativos à modelagem do transistor MOS para operação em altas frequências e proposição de soluções que deverão ser incorporadas ao modelo ACM do MOSFET; modelagem de indutores integrados de diversas geometrias para aplicação em tecnologia CMOS e projeto de blocos básicos constituintes de um transmissor/receptor de RF tais como amplificadores de baixo ruído, osciladores controlados por tensão, misturadores, etc. visando baixo consumo de potência e operação em baixa tensão.

Situação: Em andamento Natureza: Projetos de pesquisa

Alunos envolvidos: Graduação (4); Mestrado acadêmico (4);

Integrantes: Oscar da Costa Gouveia Filho (Responsável); Wilson Arnaldo Artuzi Jr; Márlio Bonfim; André Augusto Mariano; Eduardo Gonçalves Lima; Polyana Camargo de Lacerda; Bernardo Leite.

Número de produções C,T & A: 3/ Número de orientações: 5.

12. Atividades Administrativas

03/2018 – 03/2020 Vice Diretor do Centro de Instrumentação Eletrônica (CIEL), Universidade Federal do Paraná.

12/2013 – 05/2015 Chefe do Departamento de Engenharia Elétrica, Universidade Federal do Paraná.

12/2011 – 12/2013 Suplente do Chefe do Departamento de Engenharia Elétrica, Universidade Federal do Paraná.

12/2003 – 02/2007 Coordenador do Programa de Pós Graduação em Engenharia Elétrica (PPGEE), Universidade Federal do Paraná.

09/1999 – 12/2003 Diretor do Centro de Instrumentação Eletrônica (CIEL), Universidade Federal do Paraná.

13. Outras atividades de pesquisa

Membro e fundador do Grupo de pesquisa em Circuitos e sistemas Integrados (GICS – Group of Integrated Circuits and Systems), Universidade Federal do Paraná. 2006.

14. Resumo da Produção**Produção bibliográfica**

Artigos completos publicados em periódico..... 1
Trabalhos publicados em anais de eventos..... 19
Demais produções bibliográficas..... 1

Orientações

Orientação concluída (dissertação de mestrado - co-orientador)..... 1
Orientação concluída (dissertação de mestrado - orientador principal)..... 4
Orientação concluída (trabalho de conclusão de curso de graduação)..... 3

Orientação concluída (iniciação científica).....	10
Orientação em andamento (dissertação de mestrado - orientador principal).....	1
Orientação em andamento (trabalho de conclusão de curso de graduação).....	1
Orientação em andamento (iniciação científica).....	2

Eventos

Organização de evento (congresso).....	1
Participação em banca de trabalhos de conclusão (mestrado).....	18
Participação em banca de trabalhos de conclusão (doutorado).....	4
Participação em banca de comissões julgadoras (concurso público).....	5

15. Considerações finais

Em 32 anos de atuação na UFPR, realizei diversas atividades de ensino e pesquisa, orientei vários alunos, que complementaram sua formação nos programas de Iniciação Científica e de Pós-graduação em Engenharia Elétrica (PPGEE) da UFPR. Na área administrativa participei da criação do Centro de Instrumentação Eletrônica, e do PPGEE, do qual fui Coordenador por quatro anos. Fui também suplente do chefe e posteriormente chefe do Departamento de Engenharia Elétrica. Finalmente, criei o Grupo de Pesquisa em Circuitos e Sistemas Integrados, que hoje conta com seis professores e dezenas de alunos de graduação, mestrado e doutorado.

Concluindo, ofereço aos meus avaliadores o histórico de uma atuação profissional comprometida com a qualidade que espero que justifique minha progressão para o cargo mais elevado na carreira de docência de ensino superior: o de Professor Titular do Departamento de Engenharia Elétrica da Universidade Federal do Paraná.